

ARQUITECTURA DE PROTOCOLO DE COMUNICACIÓN DE INTERFAZ SERIAL

MX/t/2014/000001

Gaceta : Patentes, Registros de Modelos de Utilidad y de Diseños Industriales	Ejemplar de: Abril de 2016	Sección: Esquemas de Trazado de Circuitos Integrados
Oficina, No de Patente y Tipo de documento	MX 5 B	
Fecha de concesión	20/10/2015	
Número de solicitud	MX/t/2014/000001	
Fecha de presentación	22/09/2014	
Inventor(es)	REYNA ITZEL GARCÍA LÓPEZ [MX]; RAMÓN CHÁVEZ BRACAMONTES [MX]; MANUEL BANDALA SÁNCHEZ [MX]; MARCO ANTONIO GURROLA NAVARRO [MX]; QUERETARO, Queretaro, 76148, MX	
Titular	CENTRO DE INGENIERIA Y DESARROLLO INDUSTRIAL [MX]; QUERETARO, Queretaro, 76130, MX	
Agente	VICENTE BRINGAS RICO; Playa Pie de la Cuesta No. 702, Col. Desarrollo Habitacional San Pablo, 76125, Querétaro, Queretaro, México	
Número de concesión	5	
Título	ARQUITECTURA DE PROTOCOLO DE COMUNICACIÓN DE INTERFAZ SERIAL.	
Ficha SIGA	6104056	
Fecha de Puesta en Circulación	2016-05-18	
URL Ficha	http://siga.impi.gob.mx/newSIGA/content/common/ficha.jsf?idFicha=6104056	