

**ESQUEMA DE TRAZADO DE CIRCUITO INTEGRADO APLICABLE A UNA
ARQUITECTURA DE FILTRO DE KALMAN**

MX/t/2016/000001

Gaceta : Patentes, Registros de Modelos de Utilidad y de Diseños Industriales	Ejemplar de: Mayo de 2016	Sección: Esquemas de Trazado de Circuitos Integrados
Oficina, No de Patente y Tipo de documento	MX 6 B	
Fecha de concesión	11/04/2016	
Número de solicitud	MX/t/2016/000001	
Fecha de presentación	18/12/2015	
Inventor(es)	RAMÓN CHÁVEZ BRACAMONTES [MX]; MANUEL BANDALA SÁNCHEZ [MX]; QUERETARO, Queretaro, 76146, MX	
Titular	CENTRO DE INGENIERIA Y DESARROLLO INDUSTRIAL [MX]; QUERETARO, Queretaro, 76125, MX	
Agente	VICENTE BRINGAS RICO; Playa Pie de la Cuesta No. 702, Col. Desarrollo Habitacional San Pablo, 76125, Querétaro, Queretaro, México	
Título	ESQUEMA DE TRAZADO DE CIRCUITO INTEGRADO APLICABLE A UNA ARQUITECTURA DE FILTRO DE KALMAN	
Ficha SIGA	6197060	
Fecha de Puesta en Circulación	2016-06-17	
URL Ficha	http://siga.impi.gob.mx/newSIGA/content/common/ficha.jsf?idFicha=6197060	